



UNIVERSIDAD DE CHILE
Facultad de Ciencias Físicas y Matemáticas
Departamento de Ingeniería Eléctrica
Fonos: 6966938 - 6966377 - Fax: 6953881
Av. Tupper 2007 - Casilla 412-3 - Santiago - Chile

EL 727 SINTESIS ACTIVA DE CIRCUITOS INTEGRADOS

12 U.D. (hasta 1971)

8 U.D. (desde 1972)

Requisitos: EL 725 Síntesis de Redes

Programa:

Antecedentes: componentes elementales de los circuitos Integrados; metodologías de la fabricación, RC. transistores, línea RC.

Métodos de síntesis aplicadas a) teoría de la variable de estado: amplificadores operacionales; b) Síntesis activa RC: circuitos NIC y realimentado; c) síntesis pasiva RC: giradores; d) circuitos equivalentes; e) comparación de Métodos.