



Universidad de Chile
Facultad de Ciencias Físicas y Matemáticas
Departamento de Ingeniería Eléctrica

Laboratorio 2. EL42B Procesamiento Digital de la Información.

Grupos de 4 personas.

Usando la plataforma Altera deben diseñar un circuito secuencial, en base a flip flops JK, que cuente desde 1 hasta N (ver lista de grupos). El circuito debe desplegar el número en los 2 displays de 7 segmentos de la plataforma. En base a los dos botones que tiene la tarjeta Altera, el usuario debe ser capaz de incrementar/decrementar la cuenta

Deben entregar un informe con el esquemático y las simulaciones. El esquemático debe estar testeado con la herramienta Max Plus 2. **El informe DEBE contener una explicación del proceso de diseño.** Un informe sin explicaciones tendrá nota 1.

El informe se debe entregar el viernes 13 de octubre. Para entrar al laboratorio se debe entregar a las 8:30 el informe impreso.

El viernes 13 deberán ir al laboratorio a implementar su circuito en la tarjeta Altera.

Lista de Grupos

Grupo	N
1	24
2	23
3	22
4	21
5	20
6	19
7	18
8	17
9	25
Otros	26