

# EL 42B PROCESAMIENTO DIGITAL DE LA INFORMACION

Semestre: Primavera 2009

Profesor: Claudio A. Pérez F. ([clperez@ing.uchile.cl](mailto:clperez@ing.uchile.cl))

Prof. Aux.: Alonso Astroza

<b>SEMANA</b>	<b>ACTIVIDAD</b>
1) 27/07-02/08	Inicio de Clases, Cátedra 1
2) 03/08-09/08	Cátedra 2-3
3) 10/08-16/08	Cátedra 4-5 (15/08 Feriado)
4) 17/08-23/08	Cátedra 6-7
5) 24/08-30/08	Cátedra 8-9
6) 31/08-06/09	Cátedra 10-11, <b>Control 1(VI 04/09)</b>
7) 07/09-13/09	Cátedra 12-13
8) 14/09-20/09	Vacaciones Alumnos
9) 21/09-27/09	Cátedra 14-15
10) 28/09-04/10	SEMANA OLIMPICA (clases hasta las 12:00)
11) 05/10-11/10	Cátedra 16-17
12) 12/10-18/10	Cátedra 18, <b>Control 2 (VI 16/10)</b> (12/10 Feriado)
13) 19/10-25/10	Cátedra 19-20
14) 26/10-01/11	Cátedra 21-22
15) 02/11-08/11	Cátedra 23-24
16) 09/11-15/11	Cátedra 25-26, <b>Control 3 (VI 13/11)</b>
17) 16/11-22/11	Cátedra 27-28, ULTIMO DIA DE CLASES (21/11) EXAMEN (23/11-09/12)

## **Evaluación del curso:**

La evaluación del curso se hará a través de 3 controles y un examen. Se realizará un mínimo de 4 tareas y además se realizarán 2 actividades de participación en clases evaluadas. Se realizarán interrogaciones en clases voluntarias. Para aprobar el curso se deberá tener nota superior a 4.0 tanto en controles/examen, como en tareas y en actividades de participación en clases. No se eliminarán tareas ni actividades de participación. Se eximen aquellos alumnos con notas superiores a 5.5 en cada una de las actividades del curso y que hayan realizado todas las actividades del curso.

La nota final  $NF=0.7NC+0.25NT+0.05AP$ , con  $NC=(C1+C2+C3+EX)/4$ ,  $NT$ =nota de tareas y  $AP$ =actividades de participación en clases.

## **Bibliografía:**

- 1 Breeding K, "Digital Design Fundamentals", Prentice Hall, 1989.
- 2 Floyd T.L., "Fundamentos de Sistemas Digitales", Prentice Hall, 6ª Ed., 1998.
- 3 Gajski D, "Principios de Diseño Digital", Prentice Hall, 1997.
- 4 Hill F, Peterson G, "Introduction to Switching Theory and Logical Design", John Wiley & Sons, 1981.
- 5 Kohavi Z, "Switching and Finite Automata Theory", McGraw Hill, 1970.
- 6 Mano M, "Logic and Computer Design Fundamentals", Prentice Hall, 2004.
- 7 Peterson W, Weldon F, "Error-Correcting Codes", MIT Press, Cambridge, 1972.
- 8 Roth C, "Fundamentals of Logic Design", Thomson Learning, 2006.
- 9 Tocci R.J., "Sistemas Digitales: Principios y Aplicaciones", Prentice Hall, 1996.
- 10 Wakerly J, "Digital Design: Principles & Practices", Prentice Hall, 2006.